**Modelo: Athlon**

**Fabricante: AMD**

**Produção: De 1999 a 2005**

**Essa CPU usa o que a AMD chama de superpipeline, com nove elementos simultâneos (superescalar), otimizados para trabalhar em altas freqüências. Em palavras mais simples, são nove pipelines (de execução) em paralelo:Três para cálculo de endereços, Três para cálculo de inteiros, Três para executar instruções de ponto-flutuante, 3DNow e MMX. Enquanto o K6 era capaz de processar duas instruções de inteiros e uma instrução de ponto flutuante por ciclo (assim como no Pentium Pro e Pentium II), o Athlon adotou o uso de três unidades de inteiros e três unidades de ponto flutuante. Cache L1 que está dividido em dois blocos, um para instruções e outro para dados, perfazendo 128 KB.**

**A maior inovação da geração Athlon (K7) é a unidade de ponto flutuante, junto com a microarquitetura geral.Ele possui uma frequência de 500 Mhz à 2333Mhz. foi desenvolvido por uma combinação de engenheiros da AMD e da antiga DEC sendo uma junção de ambas as tecnologias. é um microprocessador que codifica instruções x86 em seu tempo de execução. Houve ainda mais uma subarquitetura, denominada Barton, com cache L2 de 512KB**

**Segue abaixo diagrama de blocos do Athlon e a distribuição física dos componentes dentro do processador:**

**Referências:**

[**https://www.hardware.com.br/guias/historia-processadores/arquiteturak7.html**](https://www.hardware.com.br/guias/historia-processadores/arquiteturak7.html)

[**https://www.clubedohardware.com.br/artigos/processadores/processador-athlon-r34096/?nbcpage=7**](https://www.clubedohardware.com.br/artigos/processadores/processador-athlon-r34096/?nbcpage=7)

[**https://www.hardware.com.br/livros/hardware-manual/amd-athlon.html**](https://www.hardware.com.br/livros/hardware-manual/amd-athlon.html)